

CADENCE KOREA ES SCHEDULE - 2nd half of 2024

2024-06-07

Course Name	Course ID	Length	S_Date	E_Date	Location	Price
Custom IC Design						
Virtuoso ADE Explorer & Assembler	86253	2	2024-07-15	2024-07-16	Cadence Korea	\$296
Spectre Simulator Fundamentals	86210	2	2024-08-13	2024-08-14	Cadence Korea	\$296
Virtuoso Layout Pro Basics	86376	2	2024-08-26	2024-08-27	Cadence Korea	\$252
SKILL Language Programming (Basic)	86322	2	2024-09-05	2024-09-06	Cadence Korea	\$296
Mixed Signal Simulation Using Spectre AMS Designer (AVUM)	86241	2	2024-09-25	2024-09-26	Cadence Korea	\$296
Spectre Simulator Fundamentals	86210	2	2024-10-23	2024-10-24	Cadence Korea	\$296
Virtuoso Layout Pro(Virtuoso_XL & GXL)	85092	2	2024-10-31	2024-11-01	Cadence Korea	\$296
SKILL Language Programming (Intermediate)	83018	3	2024-11-13	2024-11-15	Cadence Korea	\$378
Mixed Signal Simulation Using Spectre AMS Designer-AVUM	86241	2	2024-10-10	2024-10-11	IDEC (대전Kaist)	
Digital IC Design						
Voltus Power-Grid Analysis and Signoff	82169	2	2024-08-19	2024-08-20	Cadence Korea	\$296
Stratus Basic (SystemC Synthesis with Stratus HLS)	86170	2	2024-09-09	2024-09-10	Cadence Korea	\$296
Genus Synthesis Solution with Stylus Common UI (English Course)	86220	2	2024-10-07	2024-10-08	Cadence Korea	\$296
Innovus Implementation System (Block)	86141	3	2024-10-14	2024-10-16	Cadence Korea	\$444
Tempus Signoff Timing Analysis and Closure	82147	2	2024-11-07	2024-11-08	Cadence Korea	\$296
Conformal Low Power Verification using IEEE1801	86284	2	2024-12-05	2024-12-06	Cadence Korea	\$296
Conformal Equivalence Check & Conformal ECO	86133	3	2024-12-11	2024-12-13	Cadence Korea	\$444
Tempus Signoff Timing Analysis and Closure	82147	2	2024-07-10	2024-07-11	IDEC (대전Kaist)	
Innovus Implementation System (Block)	86141	2	2024-09-05	2024-09-06	IDEC (대전Kaist)	
Voltus Power-Grid Analysis and Signoff	82169	2	2024-09-12	2024-09-13	IDEC (대전Kaist)	
Genus Synthesis Solution with Stylus Common UI (English Course)	86220	2	2024-10-01	2024-10-02	IDEC (대전Kaist)	
Conformal Low Power Verification using IEEE1801	86284	2	2024-10-29	2024-10-30	IDEC (대전Kaist)	
Functional Verification						
Xcelium Simulator	86218	2	2024-07-17	2024-07-18	Cadence Korea	\$296
Xcelium Integrated Coverage	86225	2	2024-10-10	2024-10-11	Cadence Korea	\$296
Xcelium Simulator	86218	2	2024-11-21	2024-11-22	Cadence Korea	\$296
Silicon-Package-Board Co-Design						
Clarity 3D Solver	86269	1	2024-07-09	2024-07-09	Cadence Korea	\$148
Allegro PCB Librarian (DE-HDL Library Development using DE-HDL)	86022	2	2024-07-10	2024-07-11	Cadence Korea	\$296
Allegro PCB Editor Basic Techniques	86097	3	2024-07-23	2024-07-25	Cadence Korea	\$444
SystemSI for Parallel Bus and Serial Link Analysis	86278	1	2024-07-30	2024-07-30	Cadence Korea	\$148
Allegro Package Designer Plus	86263	3	2024-08-06	2024-08-08	Cadence Korea	\$444
Model Generation and Analysis using PowerSI, Broadband SPICE	86137	1	2022-08-22	2022-08-22	Cadence Korea	\$148
Sigrity PowerDC and OptimizePI	85084	1	2024-09-02	2024-09-02	Cadence Korea	\$148
AWR Software Basic (Microwave Office for RF Designers)	86282	2	2024-09-03	2024-09-04	Cadence Korea	\$296
Allegro PCB Editor SKILL Programming Language	86099	2	2024-09-11	2024-09-12	Cadence Korea	\$252
Allegro Design Entry HDL Front-to-Back Flow	86015	2	2024-09-23	2024-09-24	Cadence Korea	\$296
Allegro System Capture	86228	2	2024-09-30	2024-10-01	Cadence Korea	\$296
Clarity 3D Solver	86269	1	2024-10-21	2024-10-21	Cadence Korea	\$148
SystemSI for Parallel Bus and Serial Link Analysis	86278	1	2024-10-22	2024-10-22	Cadence Korea	\$148
Allegro PCB Editor Basic Techniques	86097	3	2024-10-28	2024-10-30	Cadence Korea	\$444
Model Generation and Analysis using PowerSI, Broadband SPICE	86137	1	2024-11-04	2024-11-04	Cadence Korea	\$148
Allegro PCB Librarian (DE-HDL Library Development using DE-HDL)	86022	2	2024-11-05	2024-11-06	Cadence Korea	\$296
Phase Array Design with AWR Visual System Simulator	86348	2	2024-11-11	2024-11-12	Cadence Korea	\$296
Allegro Design Entry HDL Front-to-Back Flow	86015	2	2024-11-19	2024-11-20	Cadence Korea	\$296
Celsius EC (6Sigma ET)	86377	3	2024-11-25	2024-11-27	Cadence Korea	\$444
Allegro Package Designer Plus	86263	3	2024-12-02	2024-12-04	Cadence Korea	\$444
Sigrity PowerDC and OptimizePI	85084	1	2024-12-10	2024-12-10	Cadence Korea	\$148

* 상기 일정은 내부 사정으로 인해 변경 될 수도 있습니다.

* 케이던스 코리아 교육 웹사이트:

https://www.cadence.com/ko_KR/home/training/apac/korea.html

https://www.cadence.com/content/cadence-www/global/ko_KR/home/training/all-courses.html

* Course ID를 클릭하시면 과정에 대한 내용 확인 및 등록 가능합니다.
- 웹사이트 내 Length는 본사 기준으로 기재 되어 있습니다. 상단 표에 있는 "Length"를 참조해 주시기 바랍니다.

* Email: training_korea@cadence.com / Tel: 031-728-3036

* 교육마감: 교육시작 7~14일 전 (각 과정 등록 상황에 따라 상이함)

* 정원이 미달 될 경우 (5명 미만) 폐강처리 됩니다.

* 홈페이지에서 등록시 입력 양식을 "국문"으로 기재해 주시기 바랍니다.
- 개인 메일로는 신청이 불가하며, 회사 (혹은 소속 확인이 가능한) 메일로만 신청 가능합니다.
- 소속 없이 개인적으로는 등록이 불가합니다.

* IDEC 교육은 해당 기관 주관으로 진행되는 외부교육입니다.

- 장소: IDEC (대전 Kaist) / 신청 및 문의: nimnimk@kaist.ac.kr

* 홈페이지에서 등록시 자동 등록 메일(Korea Cadence Korea Course - Express Interest)이 발송 됩니다.
- 마감, 대기, 기타 확인 등이 필요한 경우 별도의 메일을 통해 안내 드리며, 그 외 자동 등록 메일만 수신한 경우는 등록처리 된 것입니다.
- 자동 등록 메일을 수신하지 않으셨다면 등록이 되지 않은 경우이니 다시 제출 해주시기 바랍니다.

* 등록 후 통보없이 무단 미참석 시 패널티 적용

* 케이던스 교육센터: 경기도 성남시 분당구 구미로8 분당엠타워 5층 (분당선 오리역 3번 출구)